

DANH SÁCH HSSV DỰ THI KẾT THÚC HỌC PHẦN

Học phần: Thiết kế số với Verilog

Số TC: 2

Lần thi:

Lớp học phần: 015-TKS Verilog.CM1_HK1B.20-21

Học kỳ: 11

Ngày thi:

Khoa: Khoa Điện Tử Viễn Thông

Năm học: 2020 - 2021

Thời gian:..... phút

STT	Mã số	Họ và tên	Ngày sinh	SỐ TỜ	KÍ TÊN	ĐIỂM		GHI CHÚ
						= Số	= Chữ	
1	3006190556	Nguyễn Tuấn Anh	08/10/2001					
2	3006190309	Đỗ Văn Đức	01/03/2001					HP
3	3006190655	Nguyễn Văn Dũng	20/03/2001					HP
4	3006190617	Bùi Đình Khánh Duy	30/06/2001					HP
5	3006190316	Lê Tuấn Em	07/03/2001					HP
6	3006160728	Hồ Nhật Huy	05/12/1998					
7	3006180657	Đào Dũng Long	11/12/2000					
8	3006190388	Nguyễn Ngọc Sang	22/10/1993					HP
9	3006180130	Lê Châu Thành	08/06/2000					
10	3006180818	Huỳnh Hoàng Thiện	23/08/1994					
11	3006190271	Kim Văn Toàn	19/08/2001					HP
12	3006190259	Nguyễn Huỳnh Tú	15/07/2001					

Tổng số sinh viên : 12

Số có mặt:.....

Số vắng mặt:.....

Giám thị 1
(Họ tên và chữ ký)

Giám thị 2
(Họ tên và chữ ký)

Ngày ... tháng năm
KHOA

Số bài thi:.....

Số giấy thi:.....

Giáo viên chấm bài 1
(Họ tên và chữ ký)

Giáo viên chấm bài 2
(Họ tên và chữ ký)

Ngày ... tháng năm
PHÒNG ĐÀO TẠO